

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2003年 3月31日
Date of Application:

出願番号 特願2003-096803
Application Number:
[ST. 10/C]: [JP2003-096803]

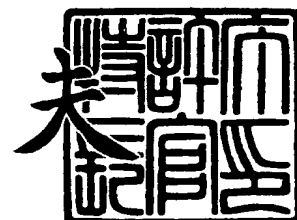
出願人 株式会社デンソー
Applicant(s): 株式会社日本自動車部品総合研究所



2004年 2月25日

特許庁長官
Commissioner,
Japan Patent Office

今井 康夫





【書類名】 特許願

【整理番号】 AX0307420D

【提出日】 平成15年 3月31日

【あて先】 特許庁長官 殿

【国際特許分類】 G01D 5/245

【発明者】

 【住所又は居所】 愛知県刈谷市昭和町 1 丁目 1 番地 株式会社デンソー内

 【氏名】 樋口 祐史

【発明者】

 【住所又は居所】 愛知県西尾市下羽角町岩谷 1 4 番地 株式会社日本自動車部品総合研究所内

 【氏名】 伊藤 岳志

【特許出願人】

 【識別番号】 000004260

 【氏名又は名称】 株式会社デンソー

【特許出願人】

 【識別番号】 000004695

 【氏名又は名称】 株式会社日本自動車部品総合研究所

【代理人】

 【識別番号】 100095751

 【弁理士】

 【氏名又は名称】 菅原 正倫

 【電話番号】 052-212-1301

【手数料の表示】

 【予納台帳番号】 003388

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

 【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0300103

【包括委任状番号】 0300104

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 振動型角速度センサ

【特許請求の範囲】

【請求項 1】 予め定められた基準振動方向に振動する振動子と、前記振動子に角速度が加わるに伴い、前記基準振動方向と交差するように定められた角速度検出方向への角速度振動成分を検出し、該角速度振動成分に基づいて角速度検出波形を生成する検出波形生成部とをそれぞれ備え、かつ前記振動子を前記基準振動方向において互いに逆位相にて振動させることにより、前記角速度検出波形を、互いに位相反転した第一及び第二の角速度検出波形として生成する第一及び第二のセンサユニットと、

前記角速度検出方向において前記第一及び第二のセンサユニットの各前記振動子に作用する同相成分を相殺するために、前記第一の角速度検出波形と前記第二の角速度波形との差分波形を演算する差分波形演算手段と、

前記差分波形における前記同相成分の残留を縮小するために、前記波形差分演算手段に入力する前記第一の角速度検出波形の入力ゲインと、前記第二の角速度検出波形の入力ゲインとの少なくとも一方を調整する入力ゲイン調整手段と、

を備えたことを特徴とする振動型角速度センサ。

【請求項 2】 前記差分波形演算手段は、前記第一及び第二の角速度検出波形がアナログ入力される差動増幅回路を含み、前記ゲイン調整手段は、前記角速度検出波形のアナログ入力ゲインを調整するアナログ入力ゲイン調整回路を含むものである請求項 1 記載の振動型角速度センサ。

【請求項 3】 前記検出波形生成部は、前記角速度振動成分に追従して電極間距離を変化させる振動検出用コンデンサと、前記振動検出用コンデンサに一定のバイアス電圧を印加するバイアス電源と、該バイアス電圧が印加された前記振動検出用コンデンサの前記電極間距離の変化に伴う電荷量変化を検出し、これを電圧変換することにより角速度検出電圧波形として出力するチャージアンプとを備え、

前記アナログ入力ゲイン調整回路は、該チャージアンプと前記差動増幅回路との間に設けられ、該チャージアンプの前記角速度検出電圧波形出力の、前記差動

増幅回路に対する入力ゲインを調整するものである請求項 2 記載の振動型角速度センサ。

【請求項 4】 前記アナログ入力ゲイン調整回路は、前記差動増幅回路の角速度検出波形の入力段に設けられたバッファアンプを有し、該バッファアンプのゲイン決定抵抗の少なくとも一部を可変抵抗として、該可変抵抗の抵抗値調整に基づいてゲイン調整された前記バッファアンプの出力を、アナログ入力ゲイン調整済みの角速度検出波形として前記差動増幅回路に入力する請求項 2 又は請求項 3 に記載の振動型角速度センサ。

【請求項 5】 前記アナログ入力ゲイン調整回路は、前記差動増幅回路のゲイン決定抵抗の少なくとも一部をなす可変抵抗を有し、該可変抵抗の抵抗値調整に基づいて前記差動増幅回路への前記角速度検出波形のアナログ入力ゲインを調整するものである請求項 3 記載の振動型角速度センサ。

【請求項 6】 前記可変抵抗は、予め定められた方向にのみ抵抗値を不可逆的に変更設定できるもので構成した請求項 4 又は請求項 5 に記載の振動型角速度センサ。

【請求項 7】 前記可変抵抗をレーザートリマブル抵抗にて構成した請求項 6 記載の振動型角速度センサ。

【請求項 8】 前記第一の角速度検出波形と前記第二の角速度波形との少なくともいずれかに対し、前記差分波形演算手段への入力波形位相を調整する位相調整手段が設けられている請求項 1 ないし請求項 7 のいずれか 1 項に記載の振動型角速度センサ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は振動式の振動型角速度センサに関する。

【0002】

【従来の技術】

【特許文献 1】

特開 2001-153659 号公報

【0 0 0 3】

角速度センサ（ジャイロセンサ）の方式には、回転体の歳差運動を利用する機械式、筐体内で周回するレーザー光の筐体回転に伴う受光タイミング変化を利用する光学式、筐体内でセンシング用のガスを熱線に噴射し、その噴射量が筐体の回転により変化するのを熱線温度で検知する流体式などが知られている。他方、カーナビゲーションシステム等における車両方向検知用の角速度センサの需要が近年急速に高まっており、上記各方式と比較してより安価で軽量の振動式角速度センサが主流となりつつある。振動式角速度センサは、予め定められた基準方向に振動する振動子に角速度が作用したとき、基準振動方向と直交する検出方向へのコリオリ力に基づく新たな振動成分（以下、角速度振動成分という）を検出し、該振動成分に基づいて角速度情報を出力するものである。例えば、カーナビゲーションシステムの場合、GPS（Global Positioning System）による現在位置のモニタリングは、車両のマクロな進行方向変化を検知することはできても、交差点などにおける急な方向変化には追従できないから、車両の旋回運動を角速度の形で検知し、その角速度の時間的積分値により方向転換角度を演算的にトレースする方式が用いられている。

【0 0 0 4】

ところで、上記の振動型角速度センサにおいては、検出方向における振動子の運動成分が、常に角速度に由来したコリオリ力に限られるわけではなく、自動車等にセンサが搭載される場合には、車両の並進的な加速度や突発的な衝撃など、不要な加速度成分が重畳されることも多い。このような並進加速度成分は、本来検知すべき角速度成分に対して当然ノイズとなって現われるから、車両方向検知等に用いる場合、その検知精度の低下に直結することはいうまでもない。そこで、特許文献 1 には、基準振動方向に振動子が互いに逆相にて加振される 2 つのセンサを組み合わせ、各センサの角速度振動成分波形の差分を最終的な角速度波形として出力する構成が開示されている。逆相にて加振される振動子は角速度振動成分も互いに逆相となるが、上記の不要な加速度成分は同相成分となって現われるので、差分波形を取れば同相加速度成分は相殺され、必要な角速度振動成分だけが残るので検知精度を高めることができる。

【0005】

【発明が解決しようとする課題】

しかし、振動型加速度センサは、振動子（検出錘）や、これを振動させる加振駆動部（例えば特許文献1に開示されているような櫛歯状の電極や、圧電素子などである）、さらには角速度振動成分を検出するための検出部（例えば静電容量式の変位検知部である）に、製造上不可避なバラツキが発生し、これが角速度検出感度のセンサ個体間でのバラツキとなって現われる。このバラツキは、また、上記のごとく逆相振動する2つセンサを組み合わせた構成の場合、両センサが拾う同相加速度成分の検出感度にも差を生ずるから、上記のごとく差分波形を取っても相殺し切れない同相成分が残留することになり、角速度検出精度の低下を招くことにつながる。

【0006】

なお、特許文献1においては、静電容量式の変位検知部、具体的には、角速度振動成分に追従して電極間距離を変化させる振動検出用コンデンサを用い、この振動検出用コンデンサに一定のバイアス電圧を印加するとともに、バイアス電圧が印加された振動検出用コンデンサの、電極間距離の変化に伴う電荷量変化を電圧波形変換して、角速度検出波形とする方式が用いられている。そして、センサの加速度検出精度バラツキの要因として、振動検出用コンデンサに印加されるバイアス電圧のバラツキを挙げ、その具体的な解決手段として、複数のセンサの差分波形を生成するに当たり、オペアンプのイマジナリショートを利用する形で、基準電源の電圧を各センサの振動検出用コンデンサに供給する方式が開示されている。この方式は、確かにバイアス電圧のバラツキの影響は軽減できるものの、振動子（検出錘）の重量や寸法、これを振動させる加振駆動部の仕様、あるいは振動検出用コンデンサの電極面積など、バイアス電圧以外のばらつき要因に対しては全く非力となる欠点がある。

【0007】

本発明の課題は、2つの振動型センサユニットの差分波形を出力する角速度センサ構造において、個々のセンサの角速度検出波形に現われる同相成分のバラツキひいては差分波形に残留する同相成分ノイズレベルを、その要因によらず縮小

することができ、角速度検出精度を高めることができる振動型角速度センサを提供することにある。

【0008】

【課題を解決するための手段及び作用・効果】

上記の課題を解決するため、本発明の振動型加速度センサは、予め定められた基準振動方向に振動する振動子と、振動子に角速度が加わるに伴い、基準振動方向と交差するように定められた角速度検出方向への角速度振動成分を検出し、該角速度振動成分に基づいて角速度検出波形を生成する検出波形生成部とをそれぞれ備え、かつ振動子を基準振動方向において互いに逆位相にて振動させることにより、角速度検出波形を、互いに位相反転した第一及び第二の角速度検出波形として生成する第一及び第二のセンサユニットと、

角速度検出方向において第一及び第二のセンサユニットの各振動子に作用する同相分を相殺するために、第一の角速度検出波形と第二の角速度波形との差分波形を演算する差分波形演算手段と、

差分波形における同相成分の残留を縮小するために、波形差分演算手段に入力する第一の角速度検出波形の入力ゲインと、第二の角速度検出波形の入力ゲインとの少なくとも一方を調整する入力ゲイン調整手段と、を備えたことを特徴とする。

【0009】

上記本発明の振動型加速度センサの構成によると、2つのセンサユニットの差分波形を演算する際に、波形差分演算手段に入力する第一の角速度検出波形の入力ゲインと、第二の角速度検出波形の入力ゲインとの少なくとも一方を調整することにより、差分波形における同相成分の残留を縮小するようにした。これにより、同相成分の要因となる不要な加速度成分等に対する検知感度がセンサユニット個体間でばらついていても、差分波形に残留する同相成分ノイズレベルを効果的に縮小することができ、ひいては該差分波形による角速度検出精度を高めることができる。また、角速度検出波形の生成過程において、いかなる要因によりバラツキを生じてても、差分波形を生成する前のゲイン調整により、全て一括してその影響を軽減することができる。なお、角速度検出方向は、コリオリ力の向きと

一致していること（つまり、基準振動方向と直交していること）が望ましいが、コリオリ力の投影成分が生ずる向きであれば、角速度検出方向が基準振動方向と直角以外の角度で交わっていてもよい。

【0010】

上記のゲイン調整は、両センサユニットからの角速度検知波形の加速度成分レベルが、なるべく同等となるように合わせ込まれること、つまり、同相成分の相殺効果が最適化されるように行なわれていることが、角速度検出精度を高める上で望ましい。なお、ゲイン調整は、2つのセンサユニットの双方に対して行なってもよいし、一方のみについて行なってもよい。

【0011】

本発明においては、差分波形演算手段は、第一及び第二の角速度検出波形がアナログ入力される差動増幅回路を含むものとすることができ、ゲイン調整手段は、角速度検出波形のアナログ入力ゲインを調整するアナログ入力ゲイン調整回路を含むものとすることができる。アナログ差動増幅回路を用いることで、差分波形の演算処理を簡単な回路で処理でき、リアルタイム処理も容易である。そして、上記のゲイン調整も、角速度検出波形のアナログ入力ゲイン調整の形で簡便に行なうことができる。

【0012】

検出波形生成部は、角速度振動成分に追従して電極間距離を変化させる振動検出用コンデンサと、振動検出用コンデンサに一定のバイアス電圧を印加するバイアス電源と、該バイアス電圧が印加された振動検出用コンデンサの電極間距離の変化に伴う電荷量変化を検出し、これを電圧変換することにより角速度検出電圧波形として出力するチャージアンプとを備えたものとして構成できる。チャージアンプを用いることで、各センサユニットからの角速度検知波形を電圧波形として取り扱うことができる。この場合、アナログ入力ゲイン調整回路は、該チャージアンプと差動増幅回路との間に設けられた、該チャージアンプの角速度検出電圧波形出力の差動増幅回路に対する入力ゲインを調整するものとして構成できる。角速度検出電圧波形は、抵抗値等によりゲイン調整を極めて簡便に行なうことができるので、回路の簡略化に寄与し、設計上の自由度も高くなる利点がある。

【0013】

具体的には、アナログ入力ゲイン調整回路は、差動増幅回路の角速度検出波形の入力段に設けられたバッファアンプを有するものとして構成でき、該バッファアンプのゲイン決定抵抗の少なくとも一部を可変抵抗として、該可変抵抗の抵抗値調整に基づいてゲイン調整されたバッファアンプの出力を、アナログ入力ゲイン調整済みの角速度検出波形として差動増幅回路に入力することができる。この構成によると、差動増幅回路の前段側に個別のバッファアンプを設けることで、各センサユニットからの角速度振動波形出力を、不要な重みが付与されることなく差動増幅回路に入力でき、かつ、入力レベルのゲイン調整も広い範囲で独立して行なうことができる。

【0014】

なお、入力レベルのゲイン調整をそれほど大きな範囲で行なう必要がない場合は、より簡便な構成として、アナログ入力ゲイン調整回路を、差動増幅回路のゲイン決定抵抗の少なくとも一部をなす可変抵抗を有するものとして構成し、該可変抵抗の抵抗値調整に基づいて差動増幅回路への角速度検出波形のアナログ入力ゲインを調整するようにしてもよい。

【0015】

なお、アナログ入力ゲインの調整は、例えばセンサ出荷時等において一度だけ行なえば十分なことも多い。この場合、アナログ入力ゲイン調整に使用する可変抵抗は、一旦調整した後は、調整値の経時的な変化がなるべく生じないように、予め定められた方向にのみ抵抗値を不可逆的に変更設定できるもので構成することが望ましい。具体的には、可変抵抗をレーザートリマブル抵抗にて構成することができる。レーザートリマブル抵抗は、レーザー加工により抵抗体形状が物理的かつ不可逆的に変更され、加工後の形状も、新たな加工を行なわない限り安定的に保持されるので、抵抗値ひいてはアナログ入力ゲインの調整値の経時的安定性を確保する上で有利である。

【0016】

なお、2つの振動型のセンサユニットは、検出する同相成分だけでなく、角速度検出波形の位相にも差異を生ずることがある。例えば、角速度検出方向におけ

る振動子の機械的な共振特性、具体的には共振の固有振動数が両センサユニット間で異なっている場合、弾性振動理論によると、振動子の実際の振動数と固有振動数との差に応じて、振動波形の位相が変化することが知られている。こうした共振特性の差異は、振動子を固定支点に対し振動許容した形で結合する弾性支持体の弾性定数のバラツキによってもたらされることが多い。いずれにしても、2つの角速度検出波形の位相に差が生じていると、上記のゲイン調整により同相成分のレベルを合わせこんでも、位相差に由来した差分項が残ってしまい、角速度検出精度の低下につながる。そこで、第一の角速度検出波形と第二の角速度波形との少なくともいずれかに対し、差分波形演算手段への入力波形位相を調整する位相調整手段を設けておくと、両波形に位相差を生じている場合でも、差分波形を生成する前に位相差が縮小するように位相調整を行なうことで、該差分波形による角速度検出精度をより高めることができる。

【0017】

【発明の実施の形態】

以下、本発明の実施の形態を、図面を用いて説明する。

図1は、本発明の一実施形態をなす振動型角速度センサ（以下、単に「角速度センサ」ともいう）1の全体構成を示す回路図である。振動型角速度センサ1の検知部は、予め定められた基準振動方向xにする振動子（錘）4a、4bと、それら振動子4a、4bに角速度が加わるに伴い、基準振動方向xと交差するように、本実施形態では直交するように定められた角速度検出方向yへの角速度振動成分を検出し、該角速度振動成分に基づいて角速度検出波形を生成する検出波形生成部15、16をそれぞれ備えた第一のセンサユニット100及び第二のセンサユニット200を備える。これらセンサユニット100、200は、各振動子4a、4bを基準振動方向xにおいて互いに逆位相にて振動させることにより、角速度検出方向yへの角速度振動成分が互いに位相反転した形で現われる。従って、角速度検出波形も、互いに位相反転した第一及び第二の角速度検出波形W1、W2として生成される。

【0018】

検出波形生成部15、16は、振動検出用コンデンサ5a、5bと、振動検出

用コンデンサ 5 a, 5 b に一定のバイアス電圧を印加するバイアス電源（図 2：符号 4 v）と、チャージアンプ 20 とを備える。具体的には、振動子 4 a, 4 b は、y 方向の振動支点を与える梁 6 により駆動フレーム 3 に y 方向の振動が許容された形で弾性的に固定されている。また、駆動フレーム 3 は、x 方向の振動支点を与える梁 2 により、x 方向の振動が許容された形でセンサ枠 10 に弾性的に固定されている。振動子 4 a, 4 b は駆動フレーム 3 と一体的に x 方向に振動することとなる。

【0019】

両センサユニット 100, 200 の各駆動フレーム 3 には、x 方向の単位電極が y 方向に一定間隔で配列した櫛歯状の可動電極 1 b が取り付けられている。また、センサ枠 10 側には、可動電極 1 b と単位電極間の隙間内に先端側が入り込んで位置する x 方向の単位電極が y 方向に一定間隔で配列した櫛歯状の固定電極 1 a が取り付けられている。可動電極 1 b と固定電極 1 a との間に、駆動発振部 101 により一定振動数 f の駆動電圧を印加すると、可動電極 1 b は固定電極 1 a に対し振動数 f にて x 方向に振動する。この振動力により、可動電極 1 b と一体化された駆動フレーム 3 ひいては振動子 4 a, 4 b は x 方向（基準振動方向）に加振される。なお、センサユニット 100, 200 とは、振動子 4 a, 4 b に対する x 方向の駆動電圧方向が互いに逆とされ、結果的に 2 つの振動子 4 a, 4 b は、x 方向に互いに逆相同期した形で振動する。この状態で振動子 4 a, 4 b に検知すべき角速度が加わると、振動子 4 a, 4 b にはコリオリ力により、その角速度の大きさに応じた振幅で y 方向の角速度振動成分が互いに逆位相にて発生する。

【0020】

これにより、角振動検出用コンデンサ 5 a, 5 b は速度振動成分に追従して電極間距離を変化させる。図 2 に示すように、各振動子（図 2 では第一のセンサユニット（振動子 4 a）側で代表させている）の振動検出用コンデンサ 5 a には、振動子 4 a を介してバイアス電源 4 v により、一定のバイアス電圧が印加されているので、その状態で振動検出用コンデンサ 5 a の電極間距離が変化すると、蓄えられる電荷量が変化する。チャージアンプ 20 は、この振動検出用コンデンサ

5 a の電荷量を電圧変換することにより角速度検出電圧波形として出力するものである。チャージアンプ 20 の構成は周知のものであり、オペアンプ 20 p に接続された負帰還コンデンサ 20 b には、振動検出用コンデンサ 5 a の電荷とバランスする電荷が蓄積され、その端子電圧が、電圧変換された電荷信号としてオペアンプ 20 p の反転入力端子に入力される。これにより、オペアンプ 20 p は、この負帰還コンデンサ 20 b とともに、振動検出用コンデンサ 5 a の電荷を、増幅された電圧信号として出力する電荷電圧変換回路を構成する。なお、負帰還抵抗 20 a は、振動検出用コンデンサ 5 a の発生電荷レベルが減少に転じたときに負帰還コンデンサ 20 b の放電を促し、ひいてはオペアンプ 20 p の出力飽和を防止する役割を果たす。なお、符号 20 v は、チャージアンプ 20 の増幅基準電圧を与える基準電源である。

【0021】

図 1 に戻り、各チャージアンプ 20, 21 からの第一及び第二の角速度検出波形は差動増幅回路 22 にアナログ入力される。差動増幅回路 22 は、オペアンプ 22 p とゲイン決定用抵抗 22 a, 22 b, 22 c, 22 d とからなり、抵抗 22 a, 22 b の抵抗値同士 (R_1) と、抵抗 22 c, 22 d の抵抗値同士 (R_2) とをそれぞれ互いに等しく設定すれば、入力電圧をそれぞれ K_1 , K_2 として、出力電圧は $(R_2/R_1)(K_1 - K_2)$ となり (ただし、簡単のため、 K_2 には、基準電源 22 v による基準電圧が繰り込まれていると考える)、入力電圧 K_1 , K_2 への重みを生ずることなく、ゲイン R_2/R_1 にて両入力 K_1 , K_2 の差分を増幅することができる。

【0022】

また、差動増幅回路 22 の、各センサユニット 100, 200 からの角速度検出電圧波形 J1, J2 の入力段には、アナログ入力ゲイン調整回路を構成するバッファアンプ 31, 32 が設けられている。これらバッファアンプ 31, 32 は、いずれもオペアンプ 31 p, 32 p と、ゲイン決定用抵抗 31 t, 31 a 及び 32 t, 32 a とからなる反転増幅回路として構成されている。符号 31 c, 32 c は、それぞれ増幅基準電圧を与える基準電源である。そして、各バッファアンプ 31, 32 のゲイン決定抵抗のうち少なくとも一部、本実施形態では負帰還

抵抗 31 t, 32 t がそれぞれ可変抵抗として構成されている（これにより、各バッファアンプ 31, 32 のゲインは、負帰還抵抗 31 t, 32 t の設定抵抗値によりリニアに変化する）。

【0023】

これにより、センサユニット 100, 200 からの角速度検出電圧波形 J1, J2 は、可変抵抗 31 t, 32 t から出力され、アナログ入力ゲイン調整済みの角速度検出波形として差動増幅回路 22 に入力される。前述の通り、差動増幅回路 22 のゲインは一定であり ($R2/R1$)、各センサユニット 100, 200 からの角速度検出電圧波形の入力ゲインは、個々のバッファアンプ 31, 32 にて独立に調整できる。また、この入力ゲイン調整は、差動増幅回路 22 のゲインには影響しない。なお、バッファアンプ 31, 32 の一方の側のみでゲインを調整してもよく、この場合は、負帰還抵抗 31 t, 32 t の一方を固定抵抗とする。

【0024】

アナログ入力ゲインの調整は、例えばセンサ出荷時等において一度だけ行なえば十分なことも多いので、本実施形態では、可変抵抗 31 t, 32 t をレーザートリマブル抵抗にて構成している。図 3 は、市販の面実装型レーザートリマブル抵抗の一例を示すものであり（符号 31 t で代表させている）、板状の基材 42 の、片側の主表面に厚膜抵抗膜 41 が形成され、その両端に電極 40, 40 を形成したものである。厚膜抵抗膜 41 に対し、レーザービーム LB により、面内方向の導通を阻害する溝 41 g を、図 4 に示すごとく種々のパターン及び長さにて形成することにより、該パターン及び長さに応じて抵抗値が不可逆的に変更・設定できる。溝 41 g の形成により、電極 40, 40 間の導通経路幅の縮小ないし迂回長増大により、抵抗値は、基本的には溝形成しない初期状態から見て増加方向に調整されることとなる。

【0025】

以下、角速度センサ 1 の動作について説明する。

既に説明したごとく、図 1 において、振動子 4 a, 4 b が x 方向（基準振動方向）に互いに逆相振動している状態で、振動子 4 a, 4 b に検知すべき角速度が

加わると、y 方向の角速度振動成分が互いに逆位相にて発生する。すると、角振動検出用コンデンサ 5 a, 5 b の電荷量変化波形がチャージアンプ 20, 21 にて電圧変換され、第一及び第二の角速度検出電圧波形 J 1, J 2 となって出力される。

【0026】

他方、振動子 4 a, 4 b に不要な加速度成分が加わっている場合、図 5 に示すごとく、角速度検出電圧波形 J 1, J 2 にはその加速度成分 a 1, a 2 が同相にて重畳される。しかし、加速度成分 a 1, a 2 が、2 つのセンサユニット 100, 200 間で同一のレベルであれば、差動増幅回路による差分波形において、加速度成分 a 1, a 2 は過不足なく相殺し、得られる差分波形は角速度成分のみを反映したものとなる。しかし、図 1 の振動子 4 a, 4 b の重さや形状のバラツキ、角振動検出用コンデンサ 5 a, 5 b の電極面積や振動中立位置での電極間隔のバラツキ、また、x 方向の振動駆動部の各要素（電極 1 a, 1 b など）のバラツキ等により、図 6 に示すように、同相の加速度成分 a 1, a 2 のレベルに差を生ずることがある。このような波形同士の差分をそのまま取れば、加速度成分 a 1, a 2 は完全には相殺されず、差分波形に一部残留して角速度検出精度の低下をもたらすことになる。

【0027】

そこで、図 1 において、角速度検出電圧波形 J 1, J 2 を一旦バッファアンプ 31, 32 に入力し、図 6 に示すように、そこで加速度成分 a 1, a 2 に差が生じないようにゲイン調整し、そのゲイン調整済みの角速度検出電圧波形 K 1, K 2 を、差動増幅回路 22（図 1）に入力する。すると、上記種々の要因によるバラツキの影響で本来差を有していた加速度成分 a 1, a 2 が、ゲイン調整により互いに合わせ込まれるので、差分波形には加速度成分 a 1, a 2 が残留しなくなり、角速度検出精度が向上する。ゲイン調整の方法としては、適当な加振装置を用いて、センサユニット 100, 200 に同相加速度を試験的に加え、加速度成分を与えなかったときのブランク波形との比較により、加速度成分 a 1, a 2 のレベルを実測する。そして、バッファアンプ 31 のゲインを G 1, バッファアンプ 32 のゲインを G 2 として、 $G1/G2 = a1/a2$ となるように調整する。

本実施形態では、図 1 の可変抵抗 31 t, 32 t の抵抗値 R_x , R_y の比 R_x / R_y が a_1 / a_2 に等しくなるように、各可変抵抗 31 t, 32 t の抵抗値を、図 3 に示すごとく、レーザートリミングにより調整すればよい。

【0028】

以下、本発明の角速度センサの変形例について説明する。ただし、図 1 の角速度センサ 1 と多くの部分が共通しているので、共通の要素については同一の符号を付与して詳細な説明は省略し、相違点についてのみ説明する。図 7 の角速度センサ 150 では、アナログ入力ゲイン調整回路を、差動増幅回路 22 のゲイン決定抵抗 31 t, 32 t, 22 c, 22 d の少なくとも一部、本実施形態では各入力段の抵抗 31 t, 32 t を可変抵抗（例えば図 3 のレーザートリマブル抵抗である）にて構成することにより実現している。差動増幅回路 22 においては、4 つのゲイン決定抵抗 31 t, 22 c, 32 t, 22 d の抵抗値をそれぞれ R_1 , R_2 , R_3 , R_4 とすれば、その一般化された出力 V は、

$$V = - \left((R_1 + R_2) / R_1 \right) \times \left[\left\{ (R_2 / (R_1 + R_2)) \right\} \times J_2 - \left\{ R_4 / (R_3 + R_4) \right\} \times J_1 \right] \quad \dots (1)$$

となる。これによると、全体増幅ゲインが $(R_1 + R_2) / R_1$ となり、入力 J_2 , J_1 には重み項 $R_2 / (R_1 + R_2)$, $R_4 / (R_3 + R_4)$ が付加されることがわかる。該重み項に着目して見れば、可変抵抗 31 t, 32 t の抵抗値 R_1 と R_3 とが各重み項に独立して含まれているので、同相成分相殺のための入力ゲイン調整が可能であることがわかる。また、バッファアンプが不要となるので、回路構成は非常に簡便である。

【0029】

ただし、抵抗 31 t, 32 t の抵抗値 R_1 , R_3 を入力ゲイン調整のために変更すると、差動増幅回路 22 は全体の増幅ゲインと、入力 J_2 , J_1 の重みとが連動して変化することになる場合があるので、調整の自由度は図 1 の構成と比較して若干劣る。具体的には、差動増幅回路 22 の全体増幅ゲインに影響が及ばないように重み項、つまり入力ゲインを調整するには、式 (1) から明らかな通り、全体増幅ゲインに関与しない R_3 (抵抗 32 t) の調整により、入力 J_1 側の

調整のみを行なうことになる。この場合、可変抵抗を例えばレーザートリマブル抵抗にて構成してあると、次のような問題を生ずる場合がある。すなわち、同相成分の寄与が入力 J 2 側で大きかった場合、入力 J 1 側の入力ゲインを大きく設定しなければならない。式 (1) から明らかな通り、このためには R 3 の値を小さくする方向に調整しなければならないが、前述の通りレーザートリマブル抵抗は抵抗増加方向の調整しかできないから、全体増幅ゲインを不変として入力 J 1 側の入力ゲインだけを大きく設定することはできない。これに対し、図 1 の構成であれば、2 つの可変抵抗 3 1 t, 3 2 t の両方を調整しても、差動増幅回路 2 2 の増幅ゲイン (図 7 の場合の全体増幅ゲインに相当する) は常に一定であるから、このような制約は全くなく、また、入力 J 1 側の入力ゲインを入力 J 2 側のゲインに対して相対的に大きく設定することももちろん可能である。

【0030】

次に、図 1 において、2 つの振動型のセンサユニット 1 0 0, 2 0 0 は、検出する同相成分だけでなく、角速度検出波形の位相にも差異を生ずることがある。具体的には、角速度検出方向 y における振動子 4 a, 4 b の共振固有振動数が相違していると、振動子の実際の振動数、つまり基準振動方向 x の振動数 f と上記固有振動数との差に応じて、振動波形の位相が変化する。共振固有振動数に影響する因子は、主として、図 1 の構成では梁 2 の弾性定数のバラツキである。2 つの角速度検出波形の位相に差が生じていると、差動増幅回路 2 2 への入力ゲイン調整により同相成分レベルを合わせ込むだけでは、位相差に由来した差分項は決して相殺できないから、角速度検出精度の低下につながる。

【0031】

そこで、図 8 の角速度センサ 1 5 1 の構成は、図 7 の角速度センサ 1 5 0 の構成に加え、第一の角速度検出電圧波形 J 1 と第二の角速度波形 J 2 との、差動増幅回路 2 2 に対する入力波形位が調整できるように、位相調整回路 (位相調整手段) 3 5, 3 6 が設けてあり、両波形に位相差を生じている場合でも、差分波形を生成する前に位相差が縮小するように位相調整を行なうことができるようになっている。位相調整回路はアナログ遅延回路にて構成できる。図 8 においては、該遅延回路を、コンデンサ 3 5 b と放電抵抗 3 5 a とにより構成してあり、放電

抵抗 3 5 a を可変抵抗としている。放電抵抗 3 5 a の抵抗値により遅延時定数を調整し、波形の位相を変更することができる。なお、図 9 の角速度センサ 1 5 2 は、図 1 の角速度センサ 1 の構成に同様の位相調整回路 3 5 及び 3 6 を、バッファアンプ 3 1, 3 2 の前段側に追加した例を示している。

【 0 0 3 2 】

また、以上説明したアナログ型の回路構成は、図 1 0 の角速度センサ 1 5 3 に示すごとく、デジタル回路として構成することも可能である。具体的にはチャージアンプ 2 0, 2 1 からの出力を A/D 変換部 6 0, 6 1 によりデジタル化し、D S P (Digital Signal Processor) 6 2 において、各入力波形のゲイン調整（実用に応じて位相調整）及び波形差分演算をデジタル処理にて行なった後、D/A 変換部 6 3 にてアナログ出力する。この場合、D S P 6 2 が差分波形演算手段及び入力ゲイン調整手段（さらには、位相調整手段）を構成する。

【図面の簡単な説明】

【図 1】

本発明の振動型加速度センサの第一実施形態を示す回路図。

【図 2】

検出波形生成部の回路構成の一例を示す図。

【図 3】

レーザートリマブル抵抗の一例を示す平面図及び側面図。

【図 4】

レーザートリマブル抵抗の作用説明図。

【図 5】

振動型加速度センサにおける同相成分相殺の原理説明図。

【図 6】

本発明の振動型加速度センサの作用説明図。

【図 7】

本発明の振動型加速度センサの第二実施形態を示す回路図。

【図 8】

本発明の振動型加速度センサの第三実施形態を示す回路図。

【図 9】

本発明の振動型加速度センサの第四実施形態を示す回路図。

【図 1 0】

本発明の振動型加速度センサの第五実施形態を示す回路図。

【符号の説明】

1, 1 5 0, 1 5 1, 1 5 2, 1 5 3 振動型角速度センサ

4 a, 4 b 振動子（錘）

5 a, 5 b 振動検出用コンデンサ

1 5, 1 6 検出波形生成部

2 0, 2 1 チャージアンプ

2 2 差動増幅回路

2 2 a, 2 2 b, 2 2 c, 2 2 d ゲイン決定用抵抗

3 1, 3 2 バッファアンプ（アナログ入力ゲイン調整回路）

3 1 t, 3 1 a, 3 2 t, 3 2 a ゲイン決定用抵抗

3 1 t, 3 2 t 可変抵抗

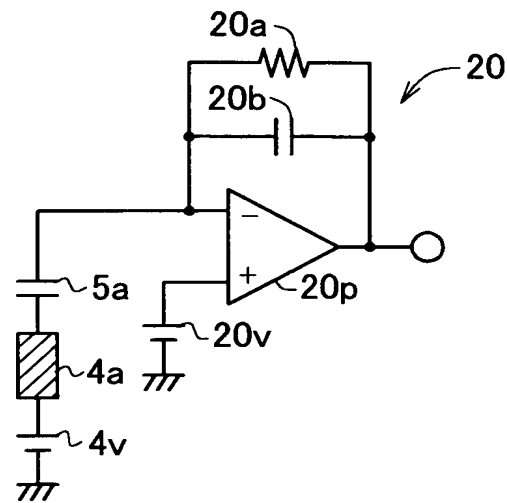
3 5, 3 6 位相調整回路（位相調整手段）

6 2 D S P（差分波形演算手段、入力ゲイン調整手段、位相調整手段）

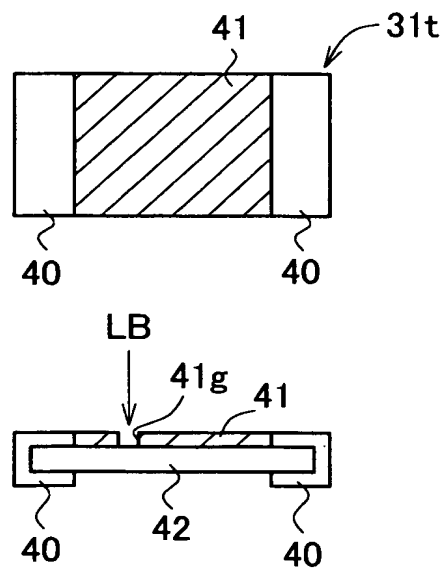
1 0 0 第一のセンサユニット

2 0 0 第二のセンサユニット

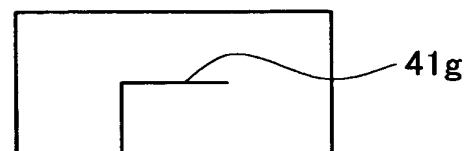
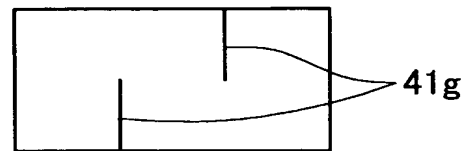
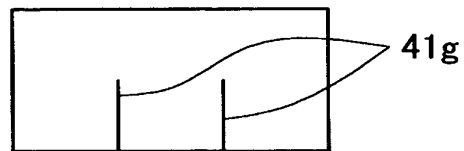
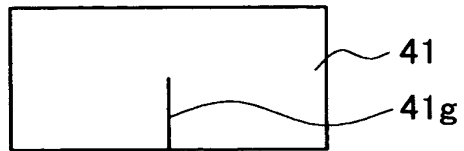
【図 2】



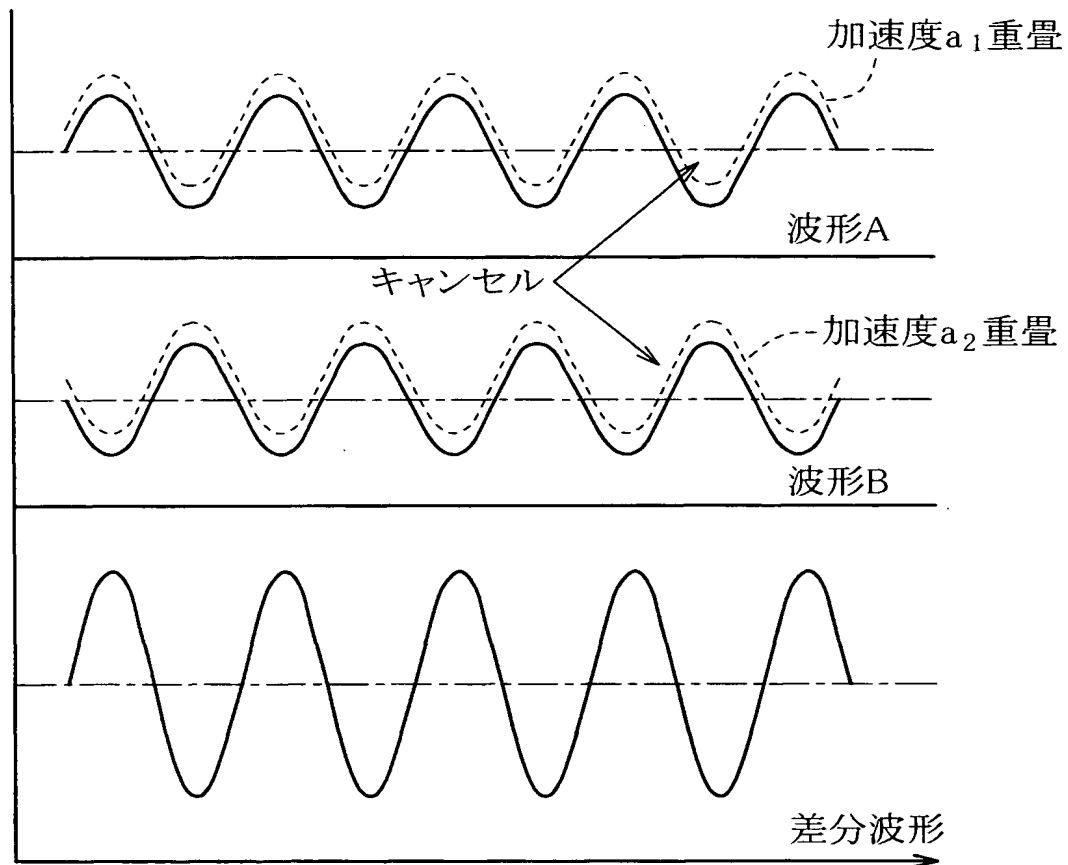
【図 3】



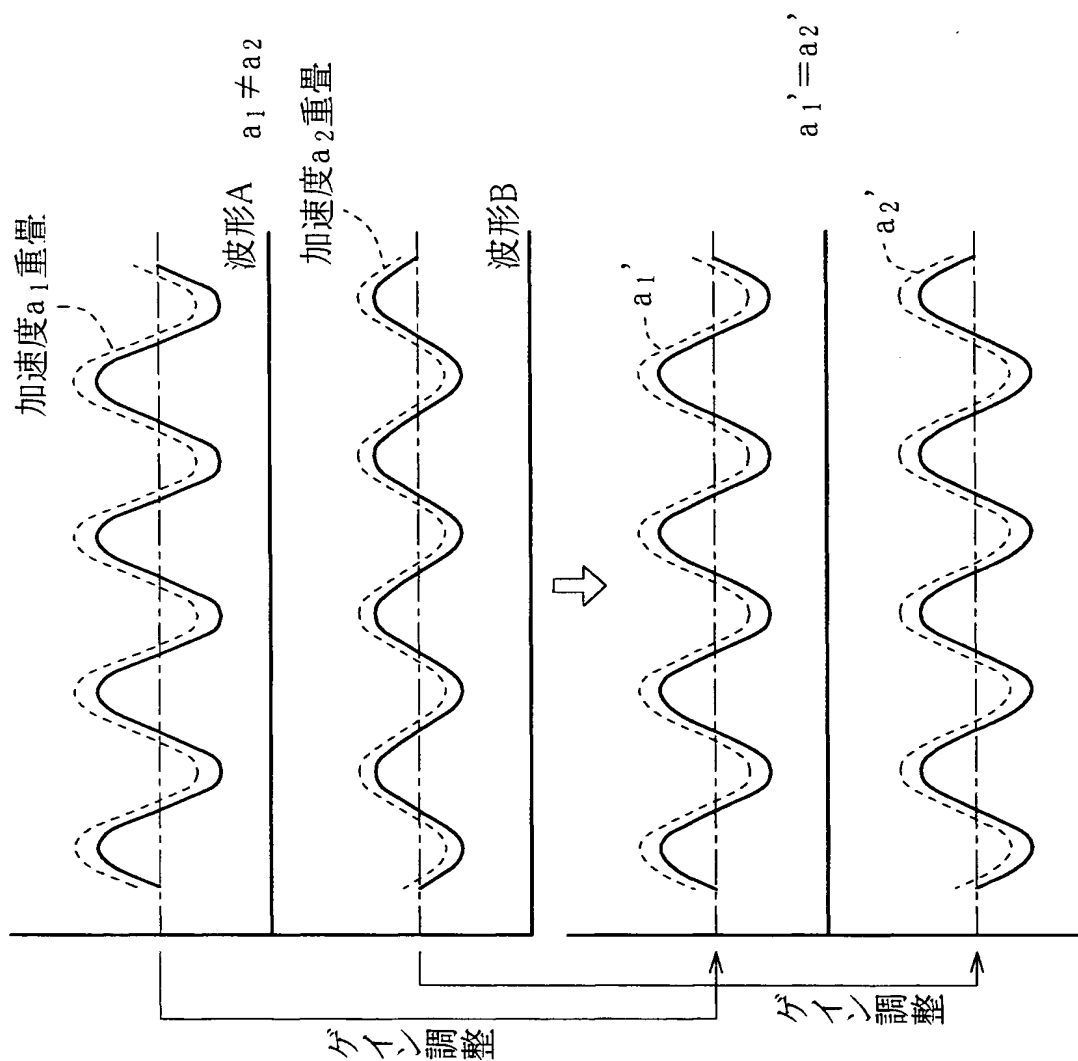
【図 4】



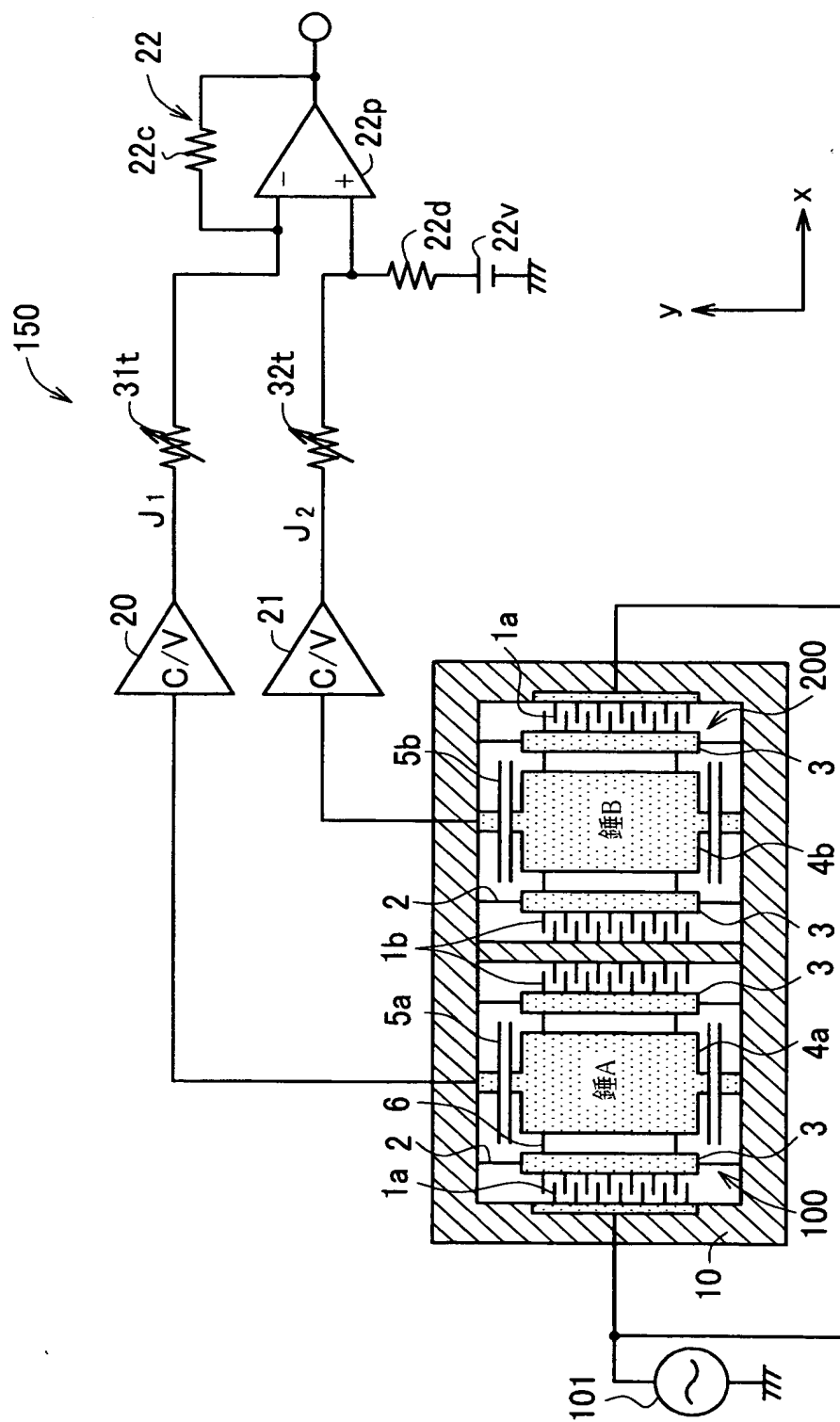
【図 5】



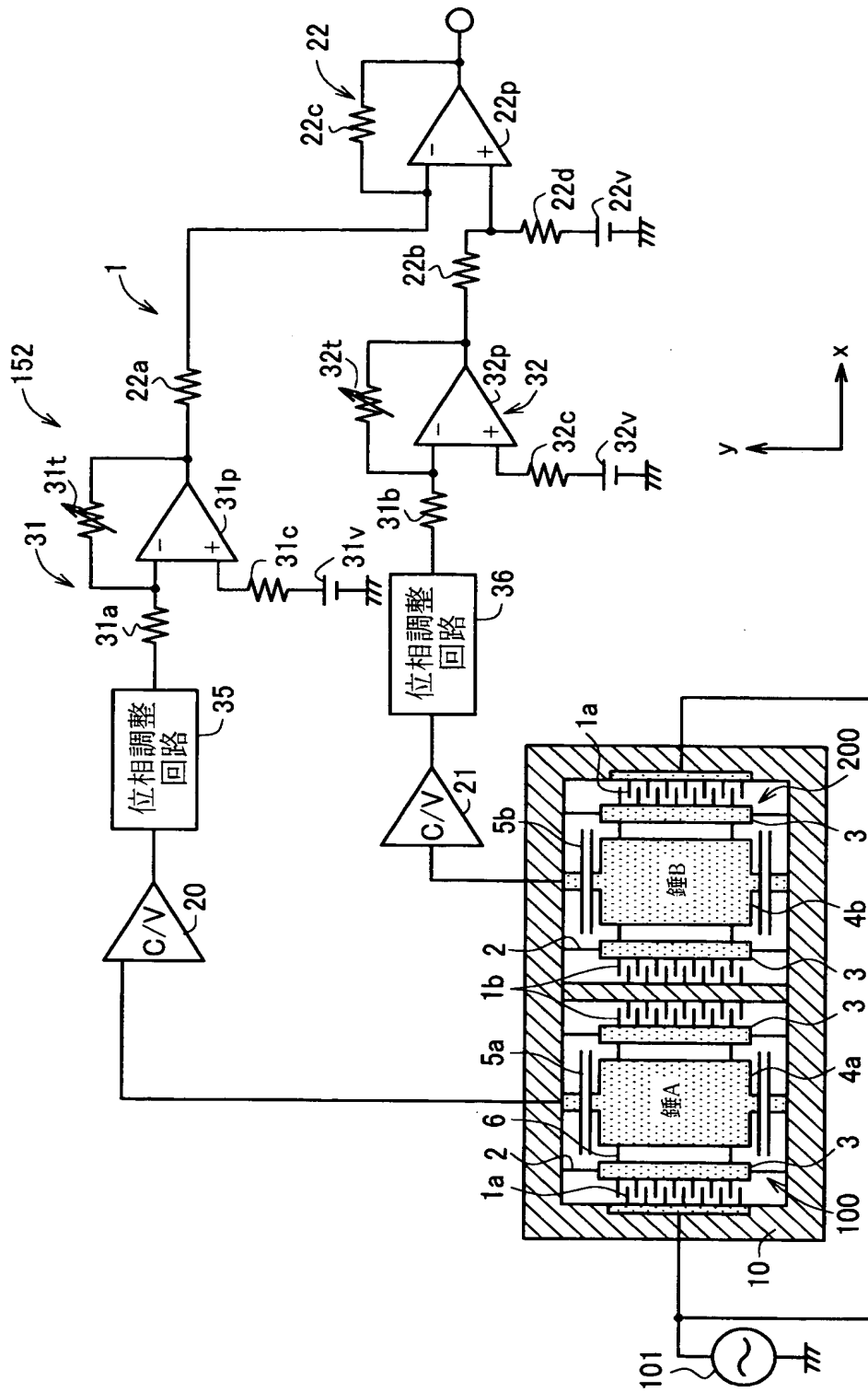
【図 6】



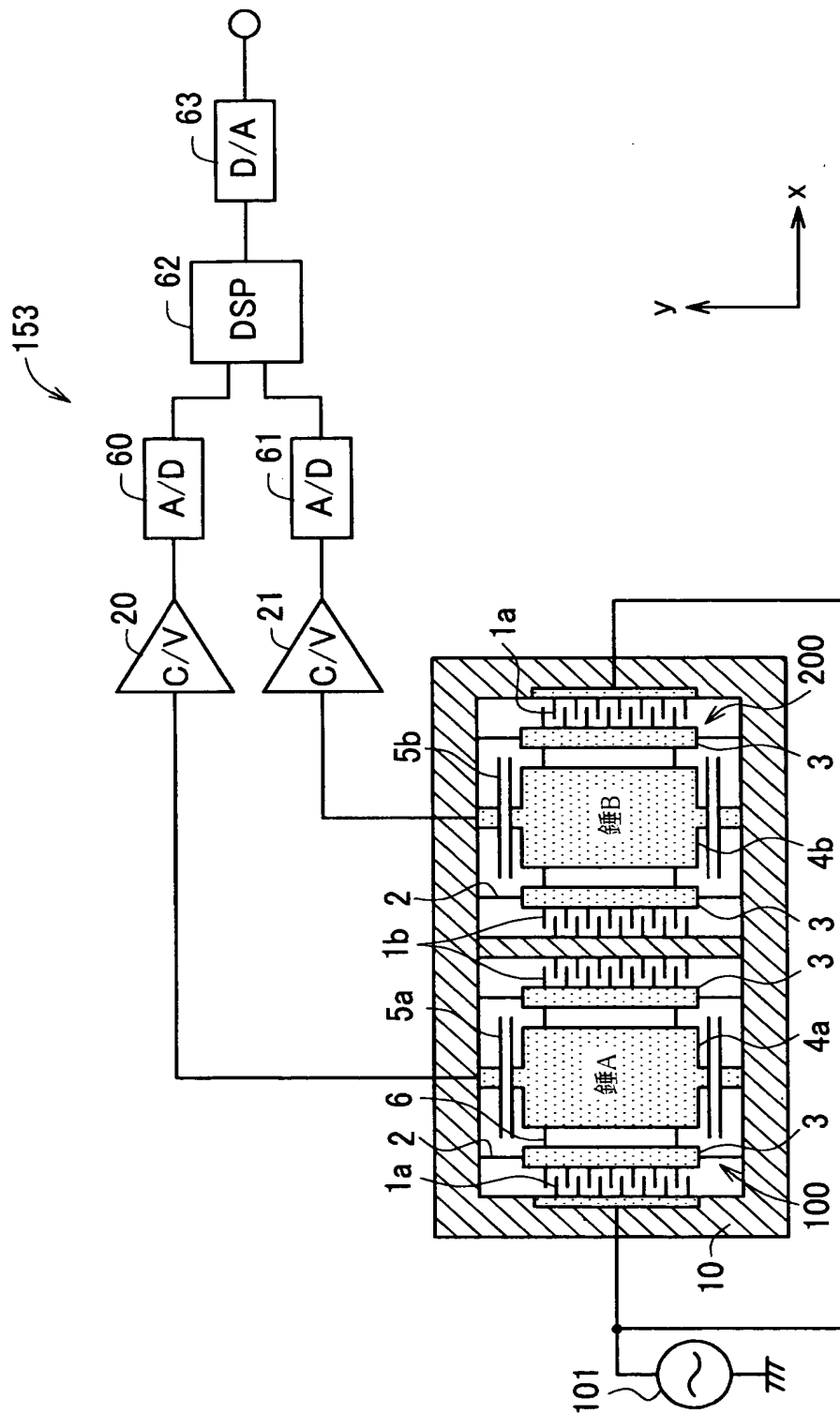
【図 7】



【図9】



【図 10】



【書類名】 要約書

【要約】

【課題】 2つの振動型センサユニットの差分波形を出力する角速度センサ構造において、個々のセンサの角速度検出波形に現われる同相成分のバラツキひいては差分波形に残留する同相成分ノイズレベルを、その要因によらず縮小することができ、角速度検出精度を高めることができる振動型角速度センサを提供するした波形のエッジ位相のばらつきも生じにくい磁気センサの調整方法を提供する。

【解決手段】 角速度検出方向 y において第一及び第二のセンサユニット 1 0 0 , 2 0 0 の振動子 4 a , 4 b に作用する同相成分を相殺するために、第一の角速度検出波形 J 1 と第二の角速度波形 J 2 との差分波形を演算する差動増幅回路 2 2 を設ける。そして、得られる差分波形における同相成分の残留を縮小するために、差動増幅回路 2 2 に入力する第一の角速度検出波形 J 1 の入力ゲインと、第二の角速度検出波形の入力ゲイン J 2 との少なくとも一方を調整する入力ゲイン調整回路 3 1 , 3 2 を設ける。

【選択図】 図 1

特願 2 0 0 3 - 0 9 6 8 0 3

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 4 2 6 0]

1. 変更年月日	1 9 9 6 年 1 0 月 8 日
[変更理由]	名称変更
住 所	愛知県刈谷市昭和町 1 丁目 1 番地
氏 名	株式会社デンソー

特願 2 0 0 3 - 0 9 6 8 0 3

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 4 6 9 5]

1. 変更年月日	1 9 9 0 年 8 月 7 日
[変更理由]	新規登録
住 所	愛知県西尾市下羽角町岩谷 1 4 番地
氏 名	株式会社日本自動車部品総合研究所